

中

不

不

不

不

各

不

不

不

中

!

不

不

!

不

不

不

不

各

不  
!

不 中 一  
中 ! ( 不 不  
一 ( 不 不

各 中

!  
中 不

不

不 不

力

不

一

不

!

一

)

)

一

中 不

)

不

不

不

不

不

不

不

一 )

一

不

不

不

一

不

不

不

中

中 各

不

不

"

}

一中

不

不

不

中

不

不

不

不

	24	6	88			
		1		1		
7		2		1	" 333	
		"		11	"	
"	4	"	"		8	
"	"	6		3		5
	"	"	1	"	"	
1						
		200				50
	30					
				20		"
"			100			

1		DSP CPLD FPGA
2		
3		
4		
5		
6		
7		
8		

9		
---	--	--

			32	2	
			96	3	
			48	3	3 1
			48	3	
			48	3	
			32	2	14 4
			32	2	
			32	2	
			32	2	
			32	2	
			48	3	
			48	3	
			32	2	
			32	2	
			32	2	
			32	2	
			32	2	
			32	2	
		32	2		
		32	2		
			16	1	6 1
			16	1	
			32	2	
			16	1	
			16	1	



			16	1		
--	--	--	----	---	--	--

16

1

			32	2		
			32	2		
			16	1		
			16	1		
			16	1		
			16	1		
			16	1		
			32	2		
			32	2		
			32	2		
			32	2		
			32	2		
			32	2		
			32	2		
			32	2		
			32	2		
		GPU	32	2		
			32	2		

( )

32 2

		48	3		
		48	3		
		48	3		
		72	4		
			6		

1

1

6

2

1

SCI/ESI

2

EI

3

SCD

+

3